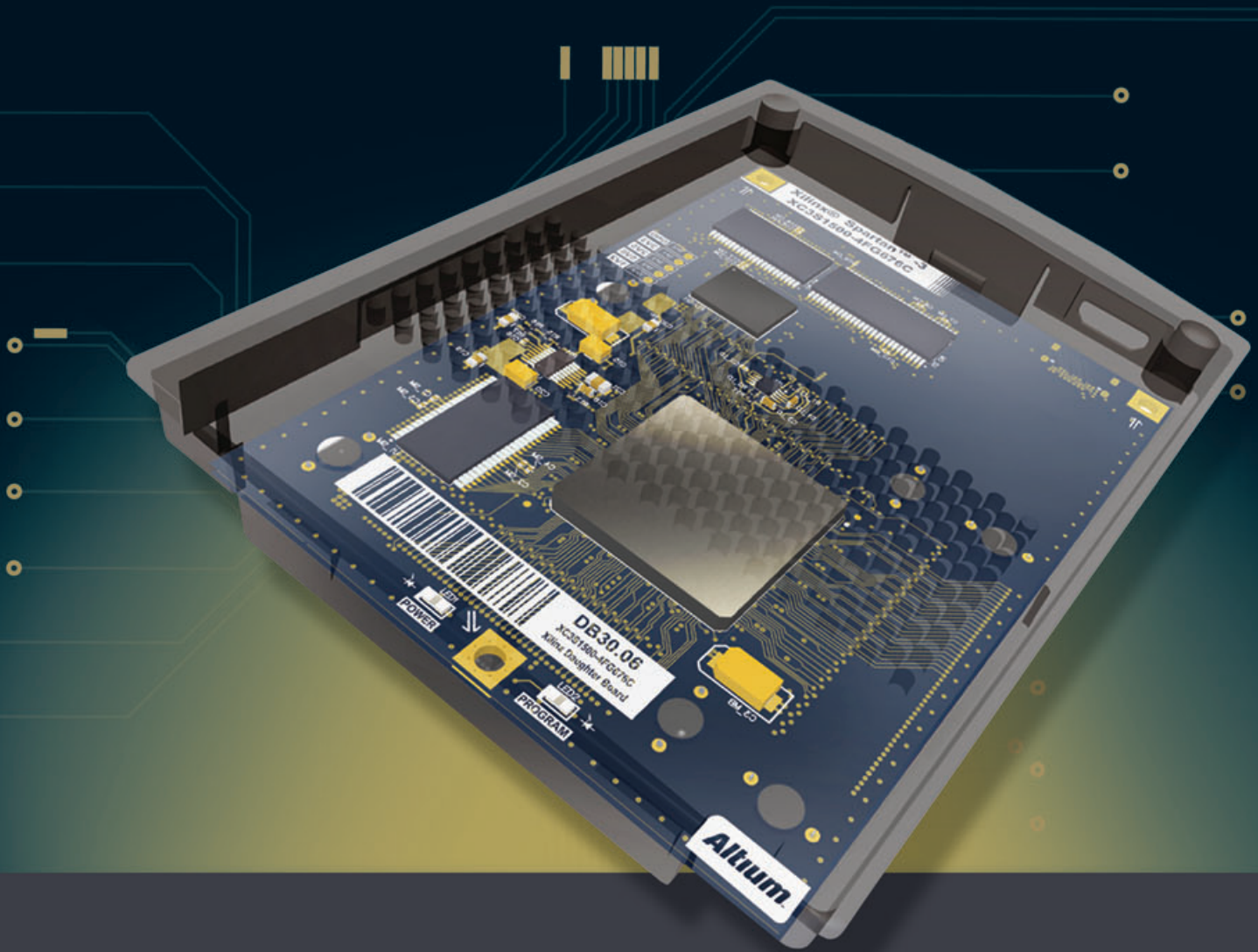


Altium

Designer

*Unified solutions for the design
of your next generation electronic products*



光映科技
STELLA TECHNOLOGY

Altium Designer Feature Set Summary

Altium Designer : 整合 FPGA Design 與 PCB Layout 的整合式開發環境

DXP Platform	整合式軟體開發平台，針對所有的編輯和檢視，皆以圖形化表示。預覽設計文件內容、設計專案發佈管理器、即時線上除錯、檔案管理、設計版本管理、巨集開發環境、即時線上更新機制。
Schematic - Viewer	開啟、檢視和列印線路圖文件與零件庫。
Schematic - Editing	設計/編輯線路圖文件與零件庫，產生報表與各種連線關係。
Simulation - Mixed Signal	SPICE 3F5 / XSPICE 混和信號模擬系統(相容 PSpice®)。
Simulation - VHDL	VHDL 模擬引擎，整合除錯與波形檢視器。
Signal Integrity - Schematic Level	Layout 前置訊號完整性分析 (Signal Integrity Analysis)：利用預設 PCB 環境模擬 SI 相關分析。
PCB - Viewer	開啟、檢視和列印 PCB 設計文件。
PCB - Board Definition & Rules	擺放 / 編輯機構層物件、高速走線電路規則設計、自訂版層堆疊、同步線路圖設計資料、零件定位、即時製程設計規範檢查。
CAM File - Viewer	開啟和載入 CAM 與機構相關檔案。
NanoBoard Support	能夠對裝置進行自動組態，在系統架構中有完整的彈性，支援可以插拔式更換的 FPGA 子板 (針對各 FPGA 供應商)。
FPGA Design	支援可自訂開發 FPGA 邏輯設計的 C 程式碼、OpenBus、VHDL 與 Verilog 硬體描述語言的設計合成，以及客製化的 Wishbone 相容介面的元件。
Soft Device JTAG Support	在 FPGA 設計中，可使用虛擬儀表與軟核處理器，以線上即時連結的方式執行運作。
Hard Device JTAG Support	可以互動方式監控任何 JTAG 裝置的接腳狀態。
Programmable-Based Instruments	擁有預先合成過的 FPGA 虛擬儀表，包含：客製化儀表、遠端擬真器、數位 I/O 模組、交錯點切換器、邏輯分析儀、頻率產生器、頻率計數器以及可使用遠端存取的儀表板。
FPGA Processor Cores	支援可使用的 FPGA 設計中的 32 位元處理器：TSK3000A、Xilinx MicroBlaze®、Altera Nios II®、Actel CoreMP7®。並且支援專用於 Xilinx Virtex II Pro® 的 PowerPC(PPC405A)，和一些舊有的 8 位元微控制器 (TSK51、TSK52、TSK80 與 TSK165)。
Processor Core Embedded Tools	針對所支援的 32 位元處理器提供完整的軟體開發工具鍊 - C 編譯器 / 組譯器 / 原始碼級的除錯器 / Profiler，以及提供隨插即用的軟體平台建構器，對於硬體的存取能夠更加簡易。
Library Management	整合所有相關零件庫檔案，包含 Symbol / Footprint / 3D Model / Spice Model / 規格文件。並可以利用版本控制系統管理零件庫版本。
PCB – 3D PCB Design Environment	3D 虛擬實際電路板即時顯示，支援機構格式 STEP 掛載實際零件外型；並立即可以 3D 移動零件和檢查立體間距，可以分開設定 2D / 3D 的顯示方式與顏色及輸出。
PCB – Layout	可在電氣層面擺放 / 編輯物件，建立實體包裝與 3D 外型，匯入其他 CAD 的 PCB 精靈，支援貼上圖形。
PCB – Interactive Routing	互動式佈線 (推擠線段與 Via、貼線佈線、自動完成)、差動訊號線佈線模式、互動式/自動零件擺放、Pin / Part 自動交換、支援移動線段推線 / Via。
Topological Autorouting	基於設計規範的自動佈線引擎，可自由調整自動佈線流程。
Signal Integrity –Layout Level	Layout 階段訊號完整性分析，支援控制 PCB 佈線規則與工程變更機制。
PCB – Manufacturing File Outputs	利用統一的輸出檔案控制機制，有效管理專案的所有輸出動作。製作結構式 PDF、列印或是發佈到專案網站。產生底片檔、鑽孔檔、ODB++ 跟 STEP 3D 格式檔案。
CAM File – Editor (Gerber, ODB++)	匯入 CAM 和機構檔案、排版、NC Route 定義、DRC、輸出 CAM 和 Mechanical 檔案、逆向工程回 PCB。

若您想更進一步了解本公司的產品，或是產品銷售的疑問，請洽詢光映科技